

# 工业智能每日观察

中国高技术产业发展促进会新质生产力工作委员会

博雅云创 & 中科创新驱动

2026 年 6 月 2 日

## 摘要

今天工业智能的主线非常清楚：AI 正在从“辅助工程师”走向“嵌入工程流程的自主代理”。Synera 与 NVIDIA NemoClaw 合作，面向 CAD、网格、制造仿真和结构分析构建长流程工程智能体；Cadence 把 ChipStack AI Super Agent 推进到更高自治等级，用于 RTL 验证和芯片设计流程；HPE 发布面向 agentic AI 的 Vera CPU 服务器；NVIDIA RTX Spark 与 Unitree H2 Plus 则分别把 AI 推向本地工程工作站和具身机器人开发平台。工业智能的变化，不是工厂大屏更炫，而是研发、仿真、验证、边缘计算和机器人训练开始被 AI 重新组织。(Engineering)

## Contents

一、Synera×NVIDIA NemoClaw：工程 AI 智能体进入 CAD/CAE 长流程	1
二、Cadence ChipStack 升级：EDA 验证出现“自治工程师”形态	2
三、HPE 发布 Vera CPU 服务器：agentic AI 需要新的工业级 算力底座	3
四、RTX Spark 与本地代理：工程工作站正在被重塑	3

<b>五、Unitree H2 Plus: Physical AI 走向统一参考平台</b>	<b>4</b>
<b>参考文献</b>	<b>4</b>

## **一、Synera×NVIDIA NemoClaw: 工程 AI 智能体进入 CAD/CAE 长流程**

Engineering.com 6 月 1 日报道，Synera 宣布成为设计与仿真领域首批与 NVIDIA NemoClaw 合作的公司之一。该平台面向长时间运行的工程设计和仿真流程，覆盖 CAD、网格划分、制造仿真和结构分析，客户部署计划在 2026 年下半年启动。报道还提到，双方希望把仿真和设计周期从数周压缩到数小时。(Engineering)

这条消息值得工业软件行业重点关注。传统 CAE 自动化往往停留在脚本、模板和批处理，难点在于跨软件、跨模型、跨约束的流程编排。Synera 的方向更接近“工程智能体”：它不是简单生成报告，而是要在企业安全环境中理解工程任务，调用设计和仿真工具，执行长链条任务，并把结果交给工程师验证。对制造业研发体系来说，这正是 AI+CAE、AI+CAD 和自动化仿真的关键突破口。

## **二、Cadence ChipStack 升级: EDA 验证出现“自治工程师”形态**

Cadence 在 Computex 2026 期间宣布，将 ChipStack AI Super Agent 扩展到更高自治等级。Engineering.com 报道称，该能力基于 Cadence AI 驱动的 EDA 组合、NVIDIA Nemotron 模型和 OpenShell 运行环境，可运行自动化动态仿真流程；在 NVIDIA 场景中，ChipStack agents 配合 Xcelium 逻辑仿真和 Jasper 形式验证，可使 RTL 验证周期提升 40 倍，将典型五周验证循环缩短至不到一天。(Engineering)

芯片设计是工业智能的高密度样本：流程复杂、验证昂贵、错误代价极高。Cadence 这类工具的价值，不只是“用 AI 写 RTL”，而是把 AI 放进已有设计引擎、验证引擎和治理沙箱中，形成受控工程闭环。它说明工业 AI 落地的正确路径不是绕开专业软件，而是进入专业软件的流程、数据和约束体系。

### 三、HPE 发布 Vera CPU 服务器：agentic AI 需要新的工业级算力底座

HPE 在 Computex 宣布 HPE ProLiant Compute DL394 Gen12，采用 NVIDIA Vera CPU，定位于强化学习、数据处理和 AI 工厂级 agentic AI 工作负载。官方材料强调，该服务器面向顺序逻辑、复杂金融建模等高内存带宽、低延迟场景，并提供安全管理能力。(Business Wire)

这类硬件不是传统意义上的“再多堆几张 GPU”。工程智能体、工业仿真、金融建模和机器人训练都有共同特征：任务链长、状态多、需要大量内存访问和低延迟控制。工业企业部署 AI 时，不能只看模型参数，还要看任务调度、数据吞吐、安全管理和可运维性。HPE 与 NVIDIA 的组合说明，AI 工厂正在从训练集群概念扩展到面向代理执行和复杂数据处理的新型基础设施。

### 四、RTX Spark 与本地代理：工程工作站正在被重塑

NVIDIA 在 Computex 2026 披露 RTX Spark，定位为面向个人 AI 代理时代的新型 Windows 电脑。官方介绍称，RTX Spark 集成 Blackwell RTX GPU、20 核 Grace CPU，最高可提供 1 PFLOP AI 算力和 128GB 统一内存，并与微软合作构建面向本地代理的安全 Windows 平台。(NVIDIA)

这对工业研发场景很有启发。大量工程任务并不适合全部上云：CAD

模型、仿真文件、工艺数据、报价资料和客户图纸都有保密要求。本地 AI 工作站如果具备足够上下文、显存或统一内存和安全沙箱，就可能成为工程师桌面的“私有智能体节点”。未来企业 AI 架构很可能是云端大模型、企业私有模型、本地工作站代理和边缘设备协同，而不是单一云端入口。

## 五、Unitree H2 Plus: Physical AI 走向统一参考平台

Unitree 6 月 1 日宣布 H2 Plus, 这是基于 NVIDIA Isaac GR00T 开发平台的人形机器人参考设计。该方案组合 Unitree H2 人形机器人、Sharpa 五指灵巧手、NVIDIA Jetson Thor 算力和 Isaac GR00T 软件流程, 用于降低人形机器人研发中的硬件集成、数据采集、仿真训练、评估部署门槛。公告还披露, H2 Plus 预计将在 2026 年早些时候提供。(PR Newswire)

这条新闻不应只被看作机器人产品发布, 而应理解为 Physical AI 工程栈标准化的信号。过去人形机器人研发常被硬件、仿真、训练数据和控制框架割裂; 参考平台的价值, 是让研究团队把精力从“搭平台”转向“训练技能、验证场景”。对制造、物流、巡检、危险作业等场景而言, Physical AI 真正落地, 必须先有可重复、可比较、可扩展的工程底座。

## 参考文献

1. Engineering.com:《Synera works with NVIDIA on engineering AI agents》, 2026-06-01, 用于核验 Synera 与 NVIDIA NemoClaw 合作。(Engineering)
2. Engineering.com: 《Cadence extends chip design agent to Level-5 autonomy》, 2026-06-01, 用于核验 ChipStack、RTL 验证和自动化仿真信息。(Engineering)
3. HPE/BusinessWire: 《HPE Introduces CPU Server with NVIDIA Vera CPU》, 2026-05-31, 用于核验 DL394 Gen12 定位。(Business Wire)

4. NVIDIA: 《NVIDIA at COMPUTEX 2026: RTX Spark》, 2026-06-01, 用于核验 RTX Spark 本地代理平台、算力和内存信息。(NVIDIA)
5. Unitree/PRNewswire: 《Unitree Announces H2 Plus》, 2026-06-01, 用于核验 H2 Plus、Jetson Thor、Isaac GR00T 与上市时间。(PR Newswire)
6. Unitree 公告技术规格部分, 2026-06-01, 用于补充自由度、传感器、算力和机器人研发栈。(PR Newswire)
7. HPE 公告安全与管理能力说明, 2026-05-31, 用于补充工业级 agentic AI 基础设施判断。(Business Wire)
8. Cadence 报道中关于 Xcelium 和 Jasper 验证流程的描述, 2026-06-01, 用于补充 EDA 工程流程细节。(Engineering)

# 联系我们，请扫描二维码



新质生产力工作委员会  
官方公众号



工业智能算网  
gyznswn.cn

## 新质生产力工作委员会：

中国高技术产业发展促进会新质生产力工作委员会，专注于推动工业人工智能、智能制造、数字化转型等前沿技术发展，为企业提供政策解读、技术咨询和产业对接服务。

## 工业智能算网：

专注于工业人工智能、新质生产力、工业软件 CAE、智能制造等前沿技术。提供每日动态分析、技术趋势解读、解决方案分享，推动工业智能化转型。

网站地址：<https://gyznswn.cn>